

日 本 国 特 許 庁
PATENT OFFICE
JAPANESE GOVERNMENT



別紙添付の書類に記載されている事項は下記の出願書類に記載されて
る事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed
this Office.

願 年 月 日
Date of Application:

1992年12月 4日

願 番 号
Application Number:

平成 4年特許願第350546号

願 人
Applicant(s):

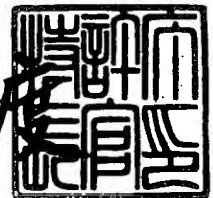
株式会社半導体エネルギー研究所

CERTIFIED COPY OF
PRIORITY DOCUMENT

1993年12月 3日

特 許 庁 長 官
Commissioner,
Patent Office

麻 生 渡



出証番号 出証特平05-3025808

【書類名】 特許願

【整理番号】 P002220-02

【提出日】 平成 4年12月 4日

【あて先】 特許庁長官 殿

【国際特許分類】 H01L 21/00

【発明の名称】 半導体装置の作製方法

【請求項の数】 2

【発明者】

 【住所又は居所】 神奈川県厚木市長谷 3 9 8 番地 株式会社半導体エネルギー研究所内

 【氏名】 山崎 舜平

【発明者】

 【住所又は居所】 神奈川県厚木市長谷 3 9 8 番地 株式会社半導体エネルギー研究所内

 【氏名】 武内 晃

【発明者】

 【住所又は居所】 神奈川県厚木市長谷 3 9 8 番地 株式会社半導体エネルギー研究所内

 【氏名】 竹村 保彦

【特許出願人】

 【識別番号】 000153878

 【氏名又は名称】 株式会社半導体エネルギー研究所

 【代表者】 山崎 舜平

【手数料の表示】

 【納付方法】 予納

 【予納台帳番号】 002543

 【納付金額】 14,000円

【提出物件の目録】

 【物件名】 明細書 1

特平 4-350546

【物件名】 図面 1

【物件名】 要約書 1

【書類名】 明細書

【発明の名称】 半導体装置の作製方法

【特許請求の範囲】

【請求項1】 レーザー処理装置と、その他の真空処理装置をいずれも少なくとも1つ有する半導体処理装置において、前記その他の真空処理装置の1つにおいて処理された基板を、外気にさらすことなくレーザー処理装置に移送し、レーザー処理をおこなうことを特徴とする半導体装置の作製方法。

【請求項2】 請求項1において、その他の真空処理装置は、成膜装置、エッチング装置、ドーピング装置、熱処理装置のいずれかであることを特徴とする半導体装置の作製方法。

【発明の詳細な説明】

【0001】

【産業上の利用分野】

本発明は、半導体装置（各種トランジスタや集積回路等）の作製方法とそのための装置に関する。

【0002】

【従来の技術】

近年、レーザーを用いた半導体素子製造方法・製造装置が開発されている。例えば、レーザー光を照射することによって、被膜等のエッチング・パターニングをおこなうレーザー・エッチング（レーザー・スクライビング）法、レーザー光を照射することによって、被膜や表面の結晶状態を変化させるレーザーアニール法、不純物を含んだ雰囲気中でレーザー光を照射することによって、被膜や表面に該不純物を拡散させるレーザードーピング法等である。

【0003】

【発明が解決しようとする課題】

しかしながら、このようなレーザーを用いる半導体製造方法においては、従来は、他の成膜装置やエッチング装置で処理した基板をレーザー処理装置内にセットし、真空排気や基板加熱等をおこなってからレーザー処理をおこなっていたために、著しく生産性が低いという問題点があった。本発明はこのような低い生産

性を改善することを目的とする。

【0004】

【問題を解決する方法】

本発明の構成は、以下に示すようなものである。まず、成膜装置（プラズマCVD装置、スパッタリング装置、熱CVD装置、真空蒸着装置等）やエッチング装置、ドーピング装置（プラズマ・ドーピング装置やイオン注入装置等）、熱処理装置（熱拡散装置や熱結晶化装置等）、予備室等の真空装置を、レーザー処理装置（レーザー・エッチング装置、レーザー・アニール装置、レーザー・ドーピング装置等）とともに1つにまとめてマルチ・チャンバー・システムとし、基板を一度も大気にさらすことなく必要な処理をおこなうものである。そのようなシステムにおいては、真空排気の時間が著しく短縮されるばかりではなく、基板の搬送に伴う好ましからざる汚染から基板を守ることができるという特徴がある。以下に実施例を示し、本発明の数々の例を説明する。

【0005】

【実施例】

〔実施例1〕 図1には本発明の例を示す。この例では、プラズマCVD成膜装置とレーザー処理装置（例えば、レーザーアニール装置）を組み合わせたもので、2つの装置の間には予備室を1つ設けてある。

【0006】

図において、1はプラズマCVD装置のチャンバーであり、2はレーザーアニール装置のチャンバーである。これらのチャンバーにはガス導入バルブ7、18と排気バルブ8、19を設け、必要なガスを導入し、排気できるようにし、また、内部の圧力を適切な値に保てるようにされている。

【0007】

チャンバー1には、さらに、電極4、5が設けられ、電極5上には処理されるべき基板（試料）6を置き、電極4にはRF電源（例えば、周波数13.56MHz）3が接続されている。そして、チャンバー内に適切なガス（例えば、モノシランやジシラン）を導入し、電極間に放電を生じさせて、基板6上に被膜を形成する。基板は必要によって加熱されてもよい。ガスとしてモノシランを用い、

基板を300℃以下とした場合には基板上にはアモルファス状態のシリコン膜が形成される。

【0008】

このようなアモルファスシリコンは電気特性が優れないので、レーザーアニールによって結晶化することによって特性の向上が図られる。チャンバー2には窓14が設けられ、レーザー装置11からミラー12、レンズ13を経由したレーザー光が窓を通して、サンプルホルダー15上の基板17に照射される。基板はヒーター16によって300～500℃、好ましくは300～400℃に加熱される。この加熱は結晶化を再現性良くおこなう際には欠かすことができない。

【0009】

サンプルホルダーは可動式で、基板を乗せたまま、徐々に図の右側に移動することができる。その結果、基板全面にレーザー処理をおこなうことができる。例えば、基板が300mm×400mmであるとすれば、レーザービームの形状を2×350mmの線状とすることによって、基板の全面をレーザー処理できる。また、このときのホルダーの移動速度が20mm/秒であれば、1枚の基板の処理時間は $400 \div 20 = 20$ 秒である。

【0010】

プラズマCVD装置1でアモルファスシリコンが成膜された基板は以下のような順序でレーザー処理装置2に移送される。まず、成膜終了後、成膜装置1の内部を排気して、十分な真空状態とする。一方、予備室9も十分な真空状態に排気する。そして、成膜装置1と予備室の間のゲートを開けて、基板を予備室に移送する。移送後、ゲートは閉じられ、成膜装置には再び反応ガスが導入されて、成膜が開始される。

【0011】

一方、今度はレーザー処理装置2の内部を十分な真空状態とする。予備室9の内部は既に十分な真空状態である。そして、予備室とレーザー処理装置の間のゲートを開けて、予備室からレーザー処理装置に基板を移送する。移送後、ゲートは閉じられ、サンプルホルダー15はヒーター16によって適切な温度にまで加熱される。温度が安定し、レーザー処理装置にセットされた基板の精密な位置合

わせが完了したら、レーザー処理がおこなわれる。

【0012】

このとき、例えば、基板のセッティングから位置合わせ、取り出しまでを含めた基板1枚に対するレーザー装置での処理時間が、基板のセッティング、排気をも含めたプラズマCVD装置での成膜時間とほぼ等しければ、プラズマCVD装置からレーザー処理装置まで待ち時間無しで処理できる。もし、基板1枚のレーザーの処理時間が、プラズマCVDでの成膜時間の半分であれば、プラズマCVDでの成膜を一度に2枚おこなうようにすればよい。この場合には、成膜終了後は、2枚の基板が予備室に取り出され、うち1枚がレーザー処理装置に送られ、処理され、他の1枚は予備室に保存される。そして、最初の1枚が処理された後に予備室に保存されていた1枚が処理される。

【0013】

〔実施例2〕 図2には本発明の例を示す。この例では、プラズマドーピング装置とレーザー処理装置（例えば、レーザーアニール装置）を組み合わせたもので、2つの装置の間には予備室を1つ設けてある。

【0014】

図において、21はプラズマドーピング装置のチャンバーであり、22はレーザーアニール装置のチャンバーである。これらのチャンバーには必要なガスを導入し、排気でき、また、内部の圧力を適切な値に保てるようにされている。

【0015】

チャンバー1には、さらに、アノード電極24、グリッド電極25が設けられ、アノードには高電圧電源23によって、最大で100kVの高電圧が印加される。グリッド電極近傍にRF放電等によって発生したプラズマ中の陽イオン26は、上述の高電圧によってサンプルホルダー28の方向に加速される。その結果、サンプルホルダー28上の基板（試料）27には、加速された陽イオンが打ち込まれる。

【0016】

このようなイオン打ち込みでは、それまで基板上に形成されていた結晶性の材料（例えば、単結晶シリコンや結晶性シリコン）の特性がアモルファス状態やそ

れに近いものとなり、電気特性も劣化するので、レーザーアニールによって結晶化することによって特性の向上が図られる。チャンバー22には窓34が設けられ、レーザー装置31からミラー32、レンズ33を通したレーザー光が窓を通して、サンプルホルダー36上の基板35に照射される。基板はヒーター37によって加熱されてもよい。

【0017】

サンプルホルダーは可動式で、基板を乗せたまま、徐々に図の右側に移動することができる。その結果、基板全面にレーザー処理をおこなうことができる。プラズマドーピング装置21でドーピングされた基板は、実施例1と同様に、予備室29を経由してレーザー処理装置22に移送される。

【0018】

なお、本実施例では、プラズマソースを利用したイオン打ち込みによるドーピング装置を使用した。イオンの質量を分離してイオンを打ち込む、イオン注入装置であってもよいことは言うまでもない。

【0019】

〔実施例3〕 図3には本発明の例を示す。この例では、プラズマドーピング装置とドライエッチング装置、およびレーザー処理装置（例えば、レーザーアニール装置）を組み合わせたもので、3つの装置の間にはそれぞれ予備室を1つ設けてある。

【0020】

図において、41はプラズマドーピング装置のチャンバーであり、42はエッチング装置の、また、43はレーザーアニール装置のチャンバーである。これらのチャンバーには必要なガスを導入し、排気でき、また、内部の圧力を適切な値に保てるようにされている。

【0021】

チャンバー41には、さらに、アノード電極45、グリッド電極46が設けられ、アノードには高電圧電源44によって、最大で100kVの高電圧が印加される。グリッド電極近傍にRF放電等によって発生したプラズマ中の陽イオン47は、上述の高電圧によってサンプルホルダー49の方向に加速される。その結

果、サンプルホルダー49上の基板（試料）48には、加速された陽イオン（ホウソイオンやリンイオン等）が打ち込まれる。

【0022】

例えば、基板48には絶縁基板上に結晶性シリコンと、その上の酸化珪素層が形成され、さらに、薄膜トランジスタのゲート電極が形成されているものとする。このようなドーピングによって酸化珪素層およびシリコン層には必要な不純物が注入される。このように、酸化珪素等の材料を通してドーピングすることをスルードーピングというが、歩留り良く半導体素子を形成するには適した方法である。

【0023】

実施例2において述べたように、このようなイオン打ち込みの結果、結晶性が悪化するので、レーザーアニール等の方法で結晶性を改善することがおこなわれるが、酸化珪素中にも不純物が注入されている。例えば、レーザーアニールに使用するレーザーとして、量産性に優れた紫外光エキシマーレーザー、例えば、KrFレーザー（波長248nm）、XeClレーザー（308nm）やXeFレーザー（350nm）を使用する場合には問題が生じる。すなわち、純粋な酸化珪素は200nm以上の紫外光に対しては透明であるが、不純物が含まれている酸化珪素はかなりの吸収を示すからである。

【0024】

この結果、レーザーのエネルギーの多くの部分が酸化珪素膜によって吸収され、結晶性の改善には効率的に使用できないという問題が生じる。この問題を解決するためには、酸化珪素膜をエッチングすることによって、レーザー光が結晶性を改善されるべき被膜に効率的に吸収されるようにしなければならない。エッチング装置42はこの目的のために設けられたものである。

【0025】

エッチング装置42には電極53、54が設けられ、電極53にはRF電源52が接続され、また、電極54上には基板55が置かれる。例えば、四フッ化炭素雰囲気中でRF電源からの電力によって、電極間に放電を生じさせると、基板上の酸化珪素膜をエッチングすることができる。

【0026】

レーザー処理装置43は実施例1、2に示したものと実質的には同じもので、チャンバー43には窓61が設けられ、レーザー装置58からミラー59、レンズ60を経て、レーザー光が窓を通して、可動式のサンプルホルダー64上の基板62に照射される。基板はヒーター63によって加熱されてもよい。

【0027】

プラズマドーピング装置21でドーピングされた基板は、実施例1と同様に、予備室50を経由して、エッチング装置42に移送され、エッチング処理終了後、予備室56を経由してレーザー処理装置43に移送される。

【0028】

このようなマルチ・チャンバー・システムを用いて薄膜トランジスタ(TFT)を作製する例を図5に示す。ガラス基板(例えば、コーニング7059)101上に厚さ20~200nmの下地酸化珪素膜102をスパッタリング法やプラズマCVD法によって形成する。さらに、LPCVD法やプラズマCVD法、スパッタリング法等の方法によってアモルファス・シリコン膜を100~200nm堆積し、これを550~650℃、4~48時間の窒素中、もしくは真空中の加熱によって結晶化させる。

【0029】

そして、この結晶化したシリコン膜をパターニングしてN型領域103とP型領域104を形成する。そして、ゲイト酸化膜として機能する厚さ50~150nmの酸化珪素膜105を形成し、さらに、アルミニウム、タンタル、クロム、タングステン、モリブデン、シリコンおよびそれらの合金や多層配線等の材料によってゲイト電極106、107を形成する。(図5(A))

【0030】

その後、N型領域103にのみレジスト等のマスク材108を形成し、図3のプラズマドーピング装置41によって、ハウソのドーピングをおこなう。ハウソの加速電圧は20~65keV、典型的には65keV、ドーズ量は $6 \times 10^{15} \text{ cm}^{-2}$ とした。このドーピング工程によって、P型領域109が形成された。(図5(B))

【0031】

ドーピング終了後、基板はエッチング装置42に移送され、酸素雰囲気放電によって、マスク材108が除去された。通常は、レジスト等のマスク材は剥離液によって剥離する方が効率がよいが、真空装置の出し入れを考慮すると、図3のようなマルチ・チャンバー・システムでは、エッチング装置によってアッシングの方が効率的で、処理能力も高い。

【0032】

次に、再び、基板はドーピング装置41に戻され、今度はリンのドーピングをおこなう。リンの加速電圧は20～85keV、典型的には80keV、ドーズ量は $4 \times 10^{15} \text{ cm}^{-2}$ とした。このドーピング工程によって、N型領域110が形成された。(図5(C))

【0033】

次に、基板は再びエッチング装置42に送られ、ここで、酸化珪素膜105のエッチングがおこなわれた。先述の通り、この酸化珪素膜には多くのリンやホウ素が混入しており、レーザー光の吸収が大きく、このままではレーザーアニールを効率的におこなうことができないからである。(図5(D))

【0034】

酸化珪素膜105がエッチングされた後、基板はレーザー処理装置43に送られ、ここで、レーザーアニールをおこなう。レーザーとしては、KrFレーザー(パルス幅20nsec、繰り返し周波数200Hz)を用いた。しかし、その他のレーザーであってもよいことは自明であろう。レーザーの1パルス当たりのエネルギー密度は200～400mJ/cm²、好ましくは250～300mJ/cm²としたが、これは他の条件(例えばドーズ量やシリコン膜の厚さ)によって変更される。(図5(E))

【0035】

レーザーアニール終了後、基板は外部に取り出されて層間絶縁膜111、および金属配線・電極112が形成された。もちろん、さらに成膜チャンバーを図3のマルチ・チャンバー・システムに追加して、層間絶縁膜も連続的に成膜してもよい。以上の工程を経ることによってNチャネル型およびPチャネル型のTFETが完成された。

【0036】

図3では各真空装置が直列に配置されている様子が示されているが、例えば、図4に示すように、並列に配置されていても良い。図4には、基板の出入りのためのチャンバー71、レーザー処理装置73、プラズマドーピング装置75、エッチング装置77が、それぞれのゲート72、74、76、78を介して、共通の予備室79に接続されている様子が示されている。

【0037】

そして、基板81～84はマジックハンド80によって、予備室や他のチャンバーに移送される。このようなシステムでは、必要に応じてシステムを拡大してゆくことが可能であり、量産時におけるフレキシビリティ（成膜・エッチング工程の追加、成膜時間の延長に伴うタクトの変更等に対する柔軟性）を高めることができる。

【0038】

【発明の効果】

本発明では、レーザー処理装置とこれに関連する真空装置（成膜装置やエッチング装置）を組み合わせてシステムとし、これを効率的に活用することによって量産性を向上せしめることが示された。このように本発明は工業上、有益な発明である。

【図面の簡単な説明】

【図1】 本発明のマルチチャンバーの概念図を示す。

【図2】 本発明のマルチチャンバーの概念図を示す。

【図3】 本発明のマルチチャンバーの概念図を示す。

【図4】 本発明のマルチチャンバーの概念図を示す。

【図5】 本発明の実施例を示す。

【符号の説明】

- 1 . . . 成膜チャンバー
- 2 . . . レーザー処理チャンバー
- 3 . . . RF電源
- 4、5 . . . 電極

- 6 . . . (成膜中の) 基板
- 7 . . . 真空バルブ (ガス導入側)
- 8 . . . 真空バルブ (排気側)
- 9 . . . 予備室
- 10 . . . (成膜後の) 基板
- 11 . . . レーザー装置
- 12 . . . ミラー
- 13 . . . レンズ
- 14 . . . 窓
- 15 . . . 基板ホルダー (可動式)
- 16 . . . ヒーター
- 17 . . . (レーザー処理中の) 基板
- 18 . . . 真空バルブ (ガス導入側)
- 19 . . . 真空バルブ (排気側)
- 21 . . . ドーピング装置チャンバー
- 22 . . . レーザー処理チャンバー
- 23 . . . 高圧電源
- 24 . . . アノード電極
- 25 . . . グリッド電極
- 26 . . . イオン流
- 27 . . . (ドーピング中) の基板
- 28 . . . サンプルホルダー
- 29 . . . 予備室
- 30 . . . (ドーピング後の) 基板
- 31 . . . レーザー装置
- 32 . . . ミラー
- 33 . . . レンズ
- 34 . . . 窓
- 35 . . . (レーザー処理中の) 基板

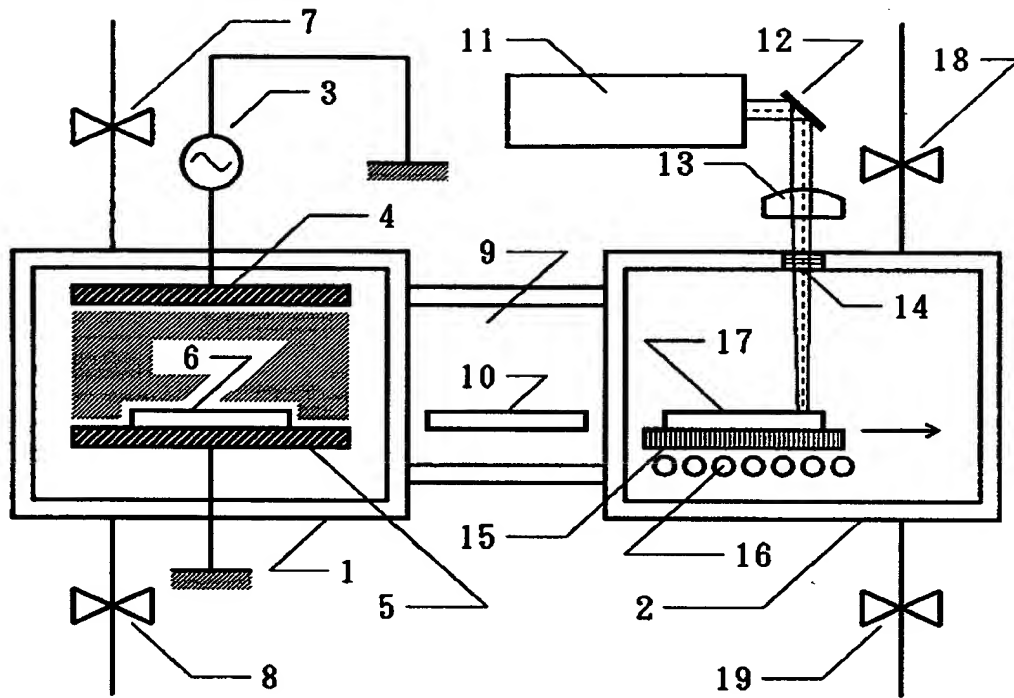
36 . . . 基板ホルダー (可動式)

37 . . . ヒーター

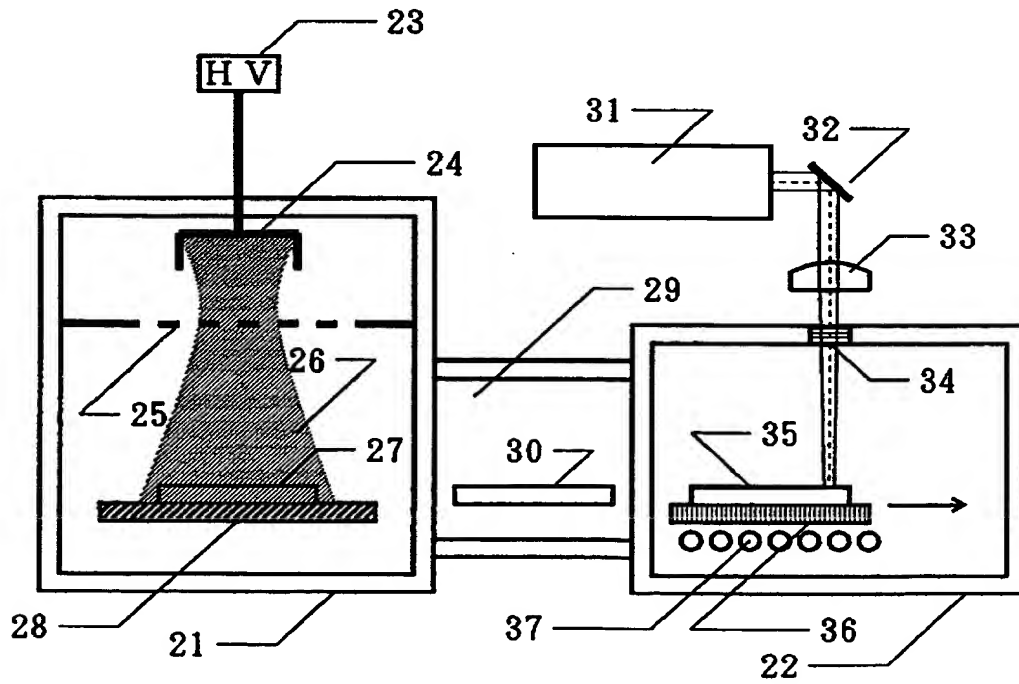
【書類名】

図面

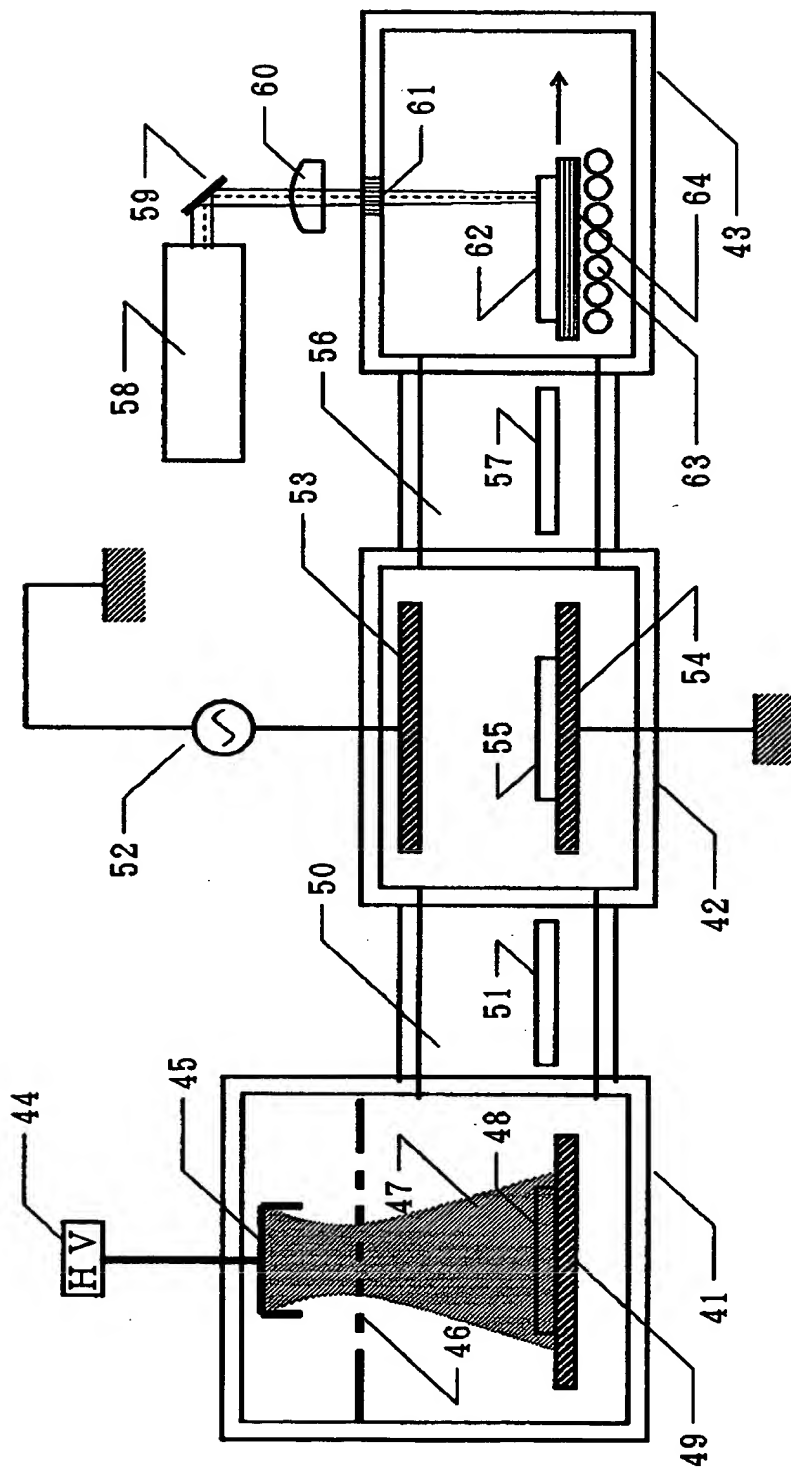
【図1】



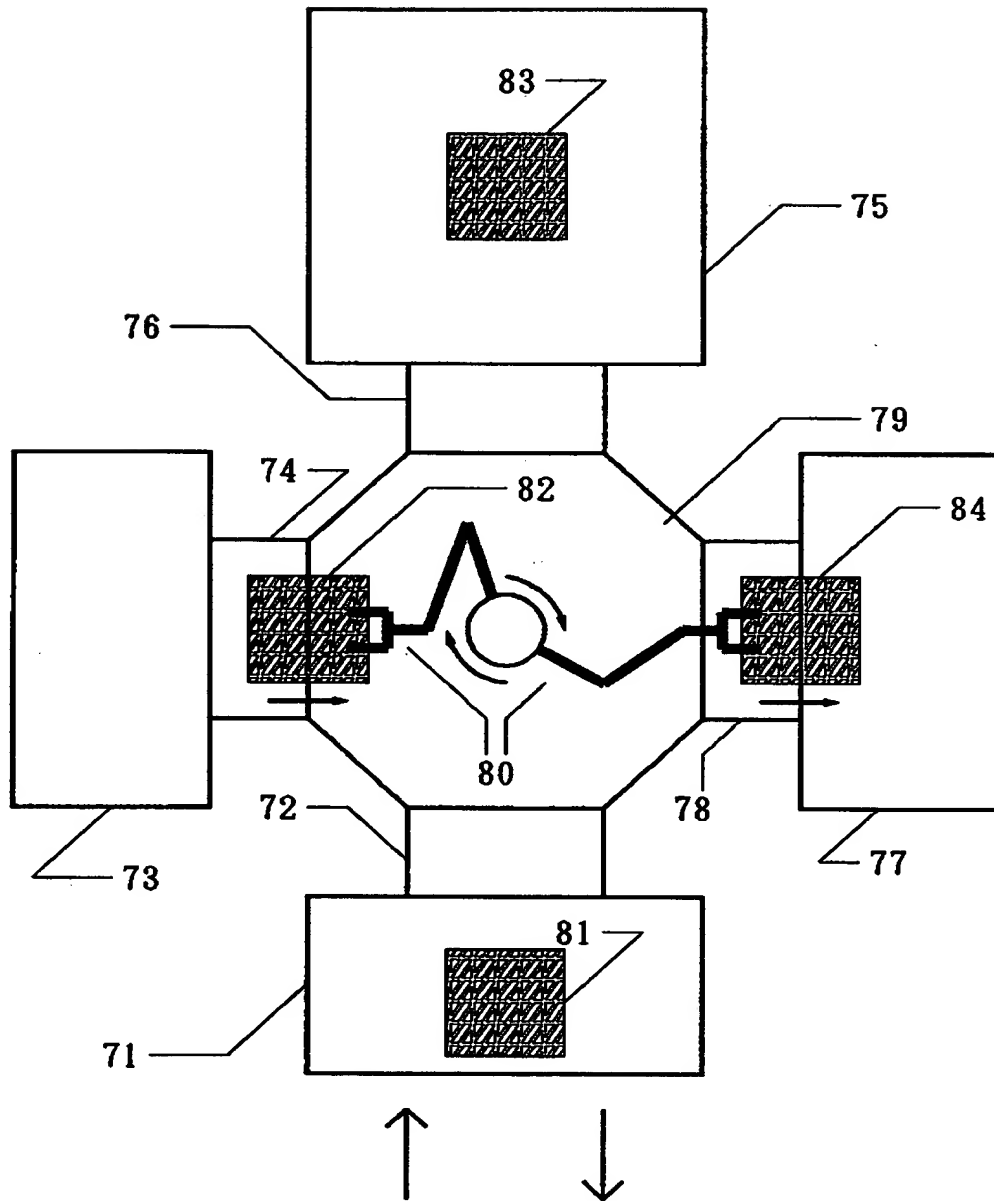
【図2】



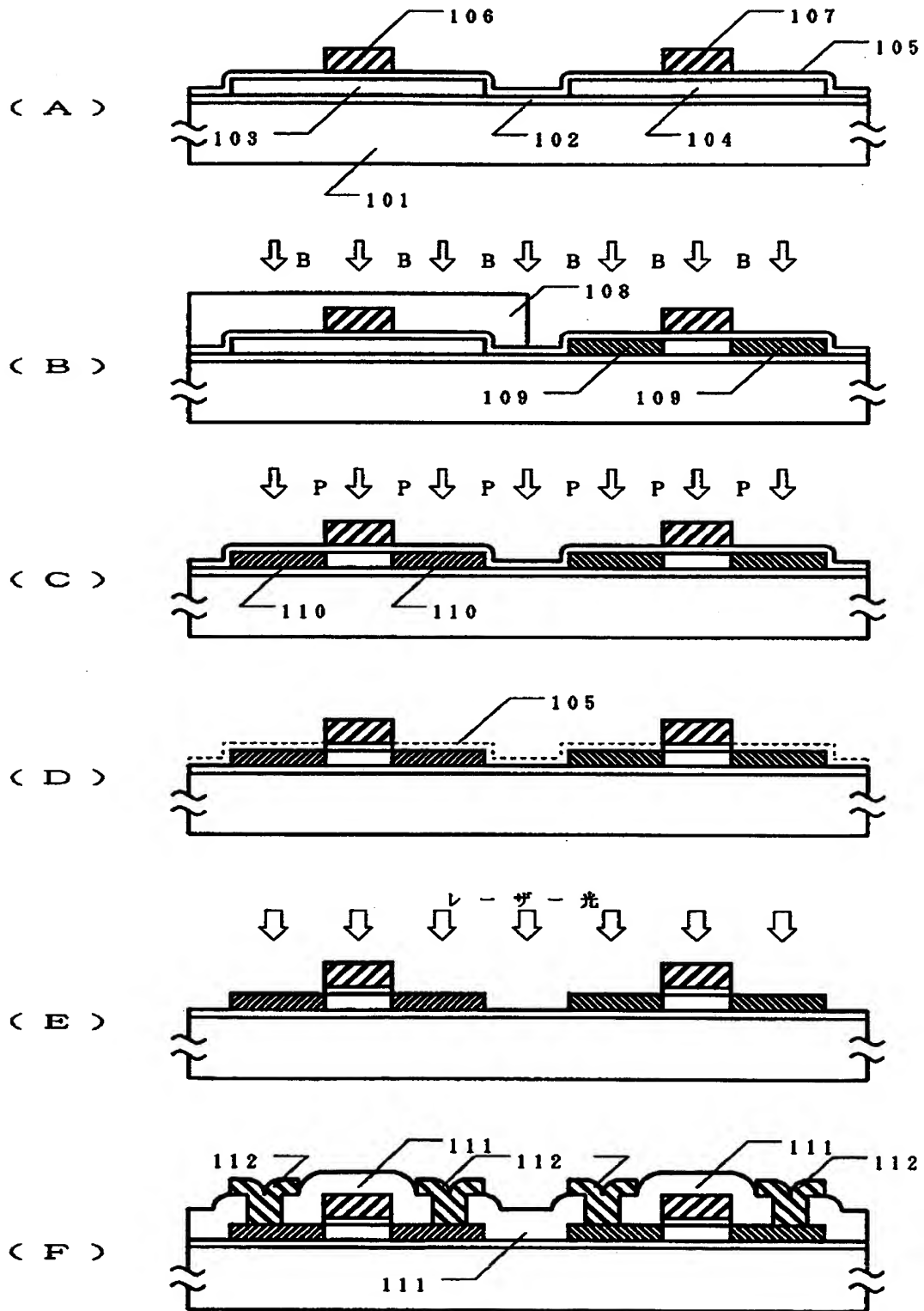
【図3】



【図4】



【図5】



【書類名】 要約書

【要約】

【目的】 半導体集積回路等の半導体素子の作製において、清浄度の高いプロセスを得るための作製装置（システム）を提供する。

【構成】 半導体素子の作製に供する複数の真空装置（成膜装置、エッチング装置、熱処理装置、予備室等）を有するマルチチャンバー・システムにおいて、少なくとも1つはレーザー照射装置であることを特徴とする。

【選択図】 図1

【書類名】
【訂正書類】

職権訂正データ
特許願

<認定情報・付加情報>

【特許出願人】

申請人

【識別番号】

000153878

【住所又は居所】

神奈川県厚木市長谷398番地

【氏名又は名称】

株式会社半導体エネルギー研究所

出 願 人 履 歴 情 報

識別番号 [000153878]

1. 変更年月日 1990年 8月17日

[変更理由] 新規登録

住 所 神奈川県厚木市長谷398番地
氏 名 株式会社半導体エネルギー研究所